

## **PITANJA ZA DRUGI CIKLUS VEŽBI IZ OSNOVA ELEKTRONIKE ZA SVE ODSEKE OSIM ODSEKA ZA ELEKTRONIKU**

Ako ulazna polarizaciona struja operacionog pojačavača iznosi  $1\text{nA}$ , tada su ulazni tranzistori:

- a)** npn
- b)** pnp
- c)** NMOS
- d)** PMOS

Ako ulazna polarizaciona struja operacionog pojačavača iznosi  $-1\text{nA}$ , tada su ulazni tranzistori:

- a)** npn
- b)** pnp
- c)** NMOS
- d)** PMOS

Ako ulazna polarizaciona struja operacionog pojačavača iznosi  $1\text{pA}$ , tada su ulazni tranzistori:

- a)** npn
- b)** pnp
- c)** NMOS
- d)** PMOS

Ako ulazna polarizaciona struja operacionog pojačavača iznosi  $-1\text{pA}$ , tada su ulazni tranzistori:

- a)** npn
- b)** pnp
- c)** NMOS
- d)** PMOS

Naponski ofset operacionog pojačavača sa npn ulaznim tranzistorima je:

- a)** pozitivan
- b)** negativan
- c)** nepoznatog polariteta
- d)** nula

Naponski ofset operacionog pojačavača sa pnp ulaznim tranzistorima je:

- a)** pozitivan
- b)** negativan
- c)** nepoznatog polariteta
- d)** nula

Naponski ofset operacionog pojačavača sa NMOS ulaznim tranzistorima je:

- a)** pozitivan
- b)** negativan
- c)** nepoznatog polariteta
- d)** nula

Naponski ofset operacionog pojačavača sa PMOS ulaznim tranzistorima je:

- a)** pozitivan
- b)** negativan
- c)** nepoznatog polariteta
- d)** nula

Koliko iznosi napon na izlazu jediničnog bafera ako je ulazni napon  $V_g$  a naponski offset  $V_{os}$ :

- a)  $V_g$
- b)  $V_g + |V_{os}|$
- c)  $V_g - |V_{os}|$
- d)  $V_g \pm |V_{os}|$

Ulazna impedansa se primenom paralelno naponske negativne povratne sprege:

- a) povećava
- b) smanjuje
- c) ne menja
- d) anulira

Izlazna impedansa se primenom paralelno naponske negativne povratne sprege:

- a) povećava
- b) smanjuje
- c) ne menja
- d) anulira

Pojačanje se primenom paralelno naponske negativne povratne sprege:

- a) povećava
- b) smanjuje
- c) ne menja
- d) anulira

Ulazni napon idealnog operacionog pojačavača se primenom paralelno naponske negativne povratne sprege:

- a) povećava
- b) smanjuje
- c) ne menja
- d) anulira

Ulazna impedansa se primenom redno naponske negativne povratne sprege:

- a) povećava
- b) smanjuje
- c) ne menja
- d) anulira

Izlazna impedansa se primenom redno naponske negativne povratne sprege:

- a) povećava
- b) smanjuje
- c) ne menja
- d) anulira

Pojačanje se primenom redno naponske negativne povratne sprege:

- a) povećava
- b) smanjuje
- c) ne menja
- d) anulira

Ulazni napon idealnog operacionog pojačavača se primenom redno naponske negativne povratne sprege:

- a)** povećava
- b)** smanjuje
- c)** ne menja
- d)** anulira

Ulazna impedansa se primenom paralelno strujne negativne povratne sprege:

- a)** povećava
- b)** smanjuje
- c)** ne menja
- d)** anulira

Izlazna impedansa se primenom paralelno strujne negativne povratne sprege:

- a)** povećava
- b)** smanjuje
- c)** ne menja
- d)** anulira

Pojačanje se primenom paralelno strujne negativne povratne sprege:

- a)** povećava
- b)** smanjuje
- c)** ne menja
- d)** anulira

Ulazni napon idealnog operacionog pojačavača se primenom paralelno strujne negativne povratne sprege:

- a)** povećava
- b)** smanjuje
- c)** ne menja
- d)** anulira

Ulazna impedansa se primenom redno strujne negativne povratne sprege:

- a)** povećava
- b)** smanjuje
- c)** ne menja
- d)** anulira

Izlazna impedansa se primenom redno strujne negativne povratne sprege:

- a)** povećava
- b)** smanjuje
- c)** ne menja
- d)** anulira

Pojačanje se primenom redno strujne negativne povratne sprege:

- a)** povećava
- b)** smanjuje
- c)** ne menja
- d)** anulira

Ulagani napon idealnog operacionog pojačavača se primenom redno strujne negativne povratne sprege:

- a) povećava
- b) smanjuje
- c) ne menja
- d) anulira

Neinvertujući pojačavač ima sledeći tip povratne sprege:

- a) paralelno strujna
- b) redno strujna
- c) paralelno naponska
- d) redno naponska

Invertujući pojačavač ima sledeći tip povratne sprege:

- a) paralelno strujna
- b) redno strujna
- c) paralelno naponska
- d) redno naponska

Neinvertujući pojačavač menja fazu ulaznog signala za:

- a)  $\Pi$
- b)  $-\Pi$
- c)  $\Pi/2$
- d) nula

Invertujući pojačavač menja fazu ulaznog signala za:

- a)  $\Pi/2$
- b)  $-\Pi/2$
- c)  $\Pi$
- d) nula

Pojačanje neinvertujućeg pojačavča je:

- a) manje od 1
- b) veće od 1
- c) manje ili jednako 1
- d) veće ili jednako 1

Ako je napon na izlazu pojačavača proporcionalan negativnom zbiru dva ulazna napona, tada se taj pojačavač zove:

- a) neinvertujući
- b) invertujući
- c) sabirač
- d) oduzimač

Ako je napon na izlazu pojačavača proporcionalan pozitivnom zbiru dva ulazna napona, tada se taj pojačavač pravi kao:

- a) instrumentacioni
- b) diferencijalni
- c) sabirač + neinvertujući
- d) sabirač + invertujući

Ako je napon na izlazu pojačavača proporcionalan razlici dva ulazna napona, tada se taj pojačavač zove:

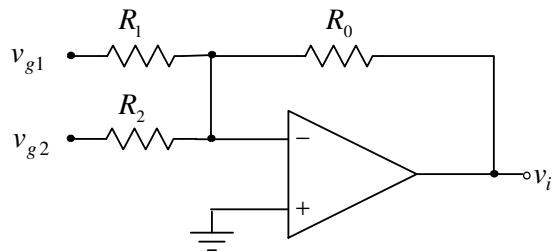
- a) invertujući
- b) diferencijalni
- c) sabirač
- d) oduzimač

Ako je napon na izlazu pojačavača proporcionalan razlici dva ulazna napona, tada se taj pojačavač zove:

- a) instrumentacioni
- b) invertujući
- c) sabirač
- d) oduzimač

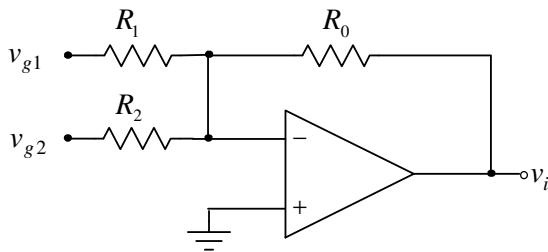
Da bi napon na izlazu sabirača bio proporcionalan zbiru  $v_{g1} + v_{g2}$  dva ulazna napona  $v_{g1}$  i  $v_{g2}$ , tada ulazni otpornici  $R_1$  i  $R_2$  moraju zadovoljavati:

- a)  $R_1 > R_2$
- b)  $R_1 < R_2$
- c)  $R_1 = R_2$
- d)  $R_1 = R_2 = 0$



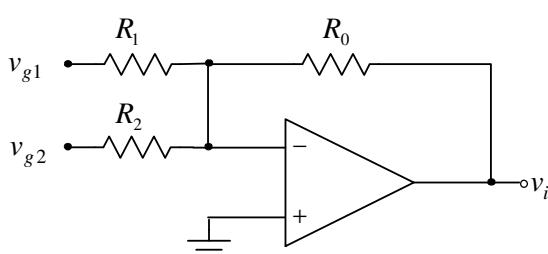
Da bi napon na izlazu sabirača bio jednak negativnom zbiru  $v_{g1} + v_{g2}$  dva ulazna napona  $v_{g1}$  i  $v_{g2}$ , tada ulazni otpornici  $R_1$  i  $R_2$  i otpornik u grani povratne sprege  $R_0$  moraju zadovoljavati:

- a)  $R_1 = R_2 = R_0$
- b)  $R_1 = R_2 \neq R_0$
- c)  $R_0 = R_1 \neq R_2$
- d)  $R_0 = R_2 \neq R_1$



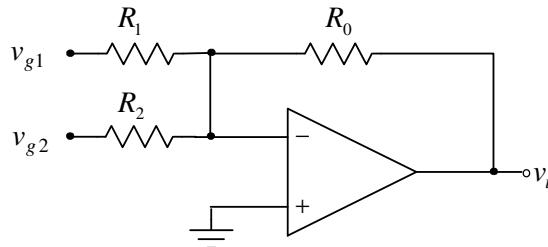
Da bi napon na izlazu sabirača bio jednak polovini negativnog zbiru  $v_{g1} + v_{g2}$  dva ulazna napona  $v_{g1}$  i  $v_{g2}$ , tada ulazni otpornici  $R_1$  i  $R_2$  i otpornik u grani povratne sprege  $R_0$  moraju zadovoljavati:

- a)  $R_1 = 2 \cdot R_2 = R_0$
- b)  $R_1 = R_2 / 2 = R_0$
- c)  $R_1 = R_2 = 2 \cdot R_0$
- d)  $R_1 = R_2 = R_0 / 2$



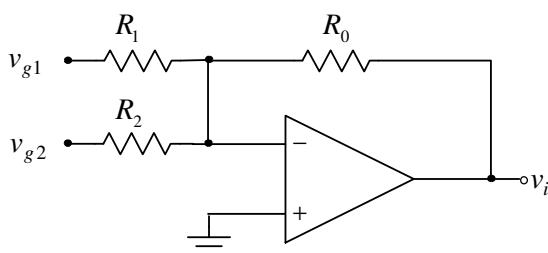
Da bi napon na izlazu sabirača bio jednak dvostrukom negativnom zbiru  $v_{g1} + v_{g2}$  dva ulazna napona  $v_{g1}$  i  $v_{g2}$ , tada ulazni otpornici  $R_1$  i  $R_2$  i otpornik u grani povratne sprege  $R_0$  moraju zadovoljavati:

- a)  $R_1 = 2 \cdot R_2 = R_0$
- b)  $R_1 = R_2 / 2 = R_0$
- c)  $R_1 = R_2 = 2 \cdot R_0$
- d)  $R_1 = R_2 = R_0 / 2$



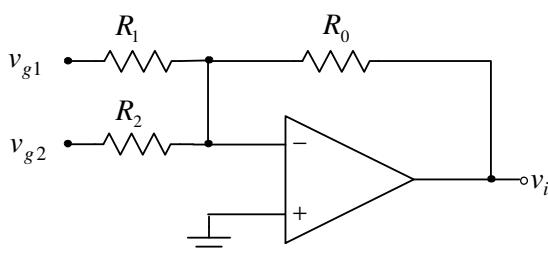
Da bi moduo napona na izlazu sabirača bio manji od modula zbiru  $|v_{g1} + v_{g2}|$  dva ulazna napona  $v_{g1}$  i  $v_{g2}$ , tada ulazni otpornici  $R_1$  i  $R_2$  i otpornik u grani povratne sprege  $R_0$  moraju zadovoljavati:

- a)  $R_1 = R_2 > R_0$
- b)  $R_1 = R_2 < R_0$
- c)  $R_1 = R_2 = R_0$
- d)  $R_1 > R_2 = R_0$



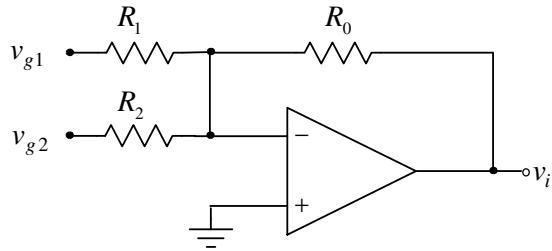
Da bi moduo napona na izlazu sabirača bio veći od modula zbiru  $|v_{g1} + v_{g2}|$  dva ulazna napona  $v_{g1}$  i  $v_{g2}$ , tada ulazni otpornici  $R_1$  i  $R_2$  i otpornik u grani povratne sprege  $R_0$  moraju zadovoljavati:

- a)  $R_1 = R_2 > R_0$
- b)  $R_1 = R_2 < R_0$
- c)  $R_1 = R_2 = R_0$
- d)  $R_1 > R_2 = R_0$



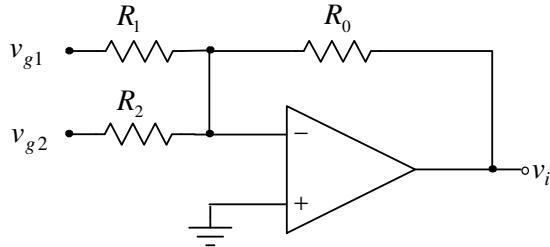
Da unutrašnje otpornosti pobudnih generatora  $v_{g1}$  i  $v_{g2}$  ne bi uopšte uticale na izlazni napon sabirača, potrebno je:

- a) povećati ulazne otpornike  $R_1$  i  $R_2$
- b) smanjiti ulazne otpornike  $R_1$  i  $R_2$
- c) povećati ulazne otpornike  $R_1$  i  $R_2$  i povećati otpornik  $R_0$  u grani povratne sprege
- d) priključiti jedinične bafere između pobudnih generatora  $v_{g1}$  i  $v_{g2}$  i ulaznih otpornika  $R_1$  i  $R_2$



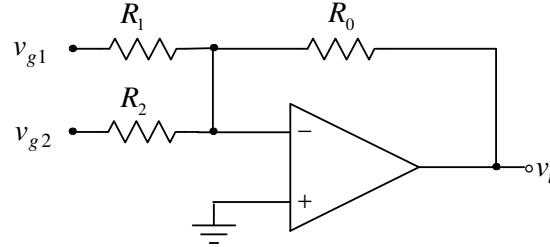
Da bi se minimizirao uticaj baznih struja operacionog pojačavača na izlazni napon sabirača, potrebno je:

- a) povećati ulazne otpornike  $R_1$  i  $R_2$  i povećati otpornik  $R_0$  u grani povratne sprege
- b) smanjiti ulazne otpornike  $R_1$  i  $R_2$
- c) priključiti otpornik otpornosti  $R_1 \parallel R_2 \parallel R_0$  između neinvertujućeg priključka i mase
- d) smanjiti ulazne otpornike  $R_1$  i  $R_2$  i smanjiti otpornik  $R_0$  u grani povratne sprege



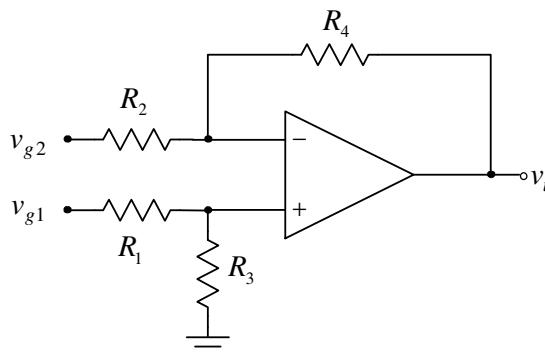
Da bi se minimizirao uticaj baznih struja operacionog pojačavača na izlazni napon sabirača, potrebno je:

- a) povećati ulazne otpornike  $R_1$  i  $R_2$
- b) smanjiti ulazne otpornike  $R_1$  i  $R_2$  i povećati otpornik  $R_0$  u grani povratne sprege
- c) priključiti paralelno otpornike  $R_1$ ,  $R_2$  i  $R_0$  između neinvertujućeg priključka i mase
- d) povećati ulazne otpornike  $R_1$  i  $R_2$  i smanjiti otpornik  $R_0$  u grani povratne sprege



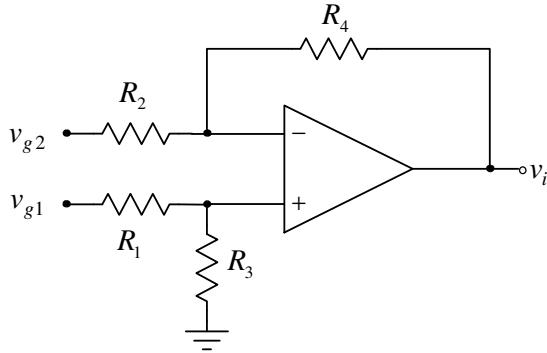
Da bi napon na izlazu diferencijalnog pojačavača bio proporcionalan razlici  $v_{g1} - v_{g2}$  dva ulazna napona  $v_{g1}$  i  $v_{g2}$ , tada ulazni otpornici  $R_1$  i  $R_2$ , kao i  $R_3$  vezan do mase i otpornik  $R_4$  u grani povratne sprege, respektivno, moraju zadovoljavati:

- a)  $R_1 / R_2 = R_3 / R_4$
- b)  $R_1 / R_3 = R_4 / R_2$
- c)  $R_1 / R_4 = R_2 / R_3$
- d)  $R_4 / R_1 = R_2 / R_3$



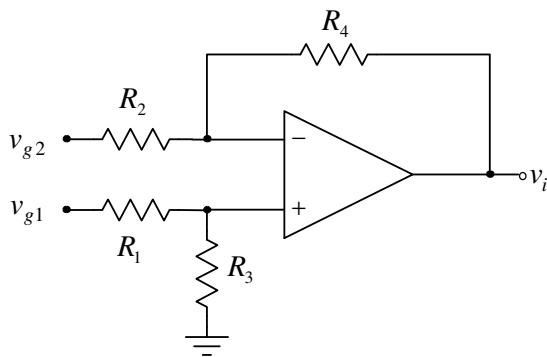
Da bi napon na izlazu diferencijalnog pojačavača bio proporcionalan razlici  $v_{g1} - v_{g2}$  dva ulazna napona  $v_{g1}$  i  $v_{g2}$ , tada ulazni otpornici  $R_1$  i  $R_2$ , kao i  $R_3$  vezan do mase i otpornik  $R_4$  u grani povratne sprege, respektivno, moraju zadovoljavati:

- a)  $R_1 \cdot R_2 = R_3 \cdot R_4$
- b)  $R_1 \cdot R_3 = R_4 \cdot R_2$
- c)  $R_1 \cdot R_4 = R_2 \cdot R_3$
- d)  $R_2 \cdot R_4 = R_1 \cdot R_3$



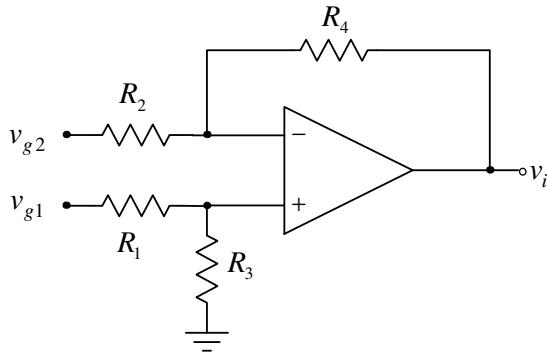
Da bi napon na izlazu diferencijalnog pojačavača bio proporcionalan razlici  $v_{g1} - v_{g2}$  dva ulazna napona  $v_{g1}$  i  $v_{g2}$ , tada ulazni otpornici  $R_1$  i  $R_2$ , kao i  $R_3$  vezan do mase i otpornik  $R_4$  u grani povratne sprege, respektivno, ne smeju da zadovolje:

- a)  $R_1 = R_2 \neq R_3 = R_4$
- b)  $R_1 = R_3 \neq R_2 = R_4$
- c)  $R_1 = R_4 \neq R_2 = R_3$
- d)  $R_4 = R_2 \neq R_3 = R_1$



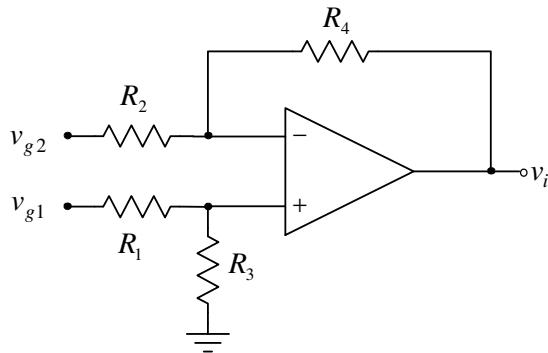
Da bi napon na izlazu diferencijalnog pojačavača bio jednak razlici  $v_{g1} - v_{g2}$  dva ulazna napona  $v_{g1}$  i  $v_{g2}$ , tada ulazni otpornici  $R_1$  i  $R_2$ , kao i  $R_3$  vezan do mase i otpornik  $R_4$  u grani povratne sprege, respektivno, moraju zadovoljavati:

- a)  $R_1 = R_2 > R_3 = R_4$
- b)  $R_1 = R_2 < R_3 = R_4$
- c)  $R_1 = R_2 = R_3 = R_4$
- d)  $R_1 = R_2 \neq R_3 = R_4$



Da bi napon na izlazu diferencijalnog pojačavača bio jednak zbiru  $v_{g1} + v_{g2}$  dva ulazna napona  $v_{g1}$  i  $v_{g2}$ , tada ulazni otpornici  $R_1$  i  $R_2$ , kao i  $R_3$  vezan do mase i otpornik  $R_4$  u grani povratne sprege, respektivno, moraju zadovoljavati:

- a)**  $R_1 = R_2 > R_3 = R_4$
- b)**  $R_1 = R_2 < R_3 = R_4$
- c)**  $R_1 = R_2 = R_3 = R_4$
- d)** nijedno od a), b) i c)



Da bi se pojačanje instrumentacionog pojačavača povećalo, otpornik povezan između invertujućih ulaza ulaznih pojačavača treba:

- a)** povećati
- b)** smanjiti
- c)** izbaciti iz kola
- d)** anulirati

Da bi se pojačanje instrumentacionog pojačavača smanjilo, otpornik povezan između invertujućih ulaza ulaznih pojačavača treba:

- a)** povećati
- b)** smanjiti
- c)** izbaciti iz kola
- d)** anulirati

Ako je pojačanje diferencijalnog pojačavača u instrumentacionom pojačavaču jedinično, da bi pojačanje instrumentacionog pojačavača bilo jedinično, otpornik povezan između invertujućih ulaza ulaznih pojačavača treba:

- a)** povećati
- b)** smanjiti
- c)** izbaciti iz kola
- d)** anulirati

Ako je otpornik  $R_A$  u grani povratne sprege prvog ulaznog pojačavača u instrumentacionom pojačavaču veći od otpornika  $R_B$  u grani povratne sprege drugog ulaznog pojačavača u instrumentacionom pojačavaču, tada je faktor potiskivanja signala srednje vrednosti:

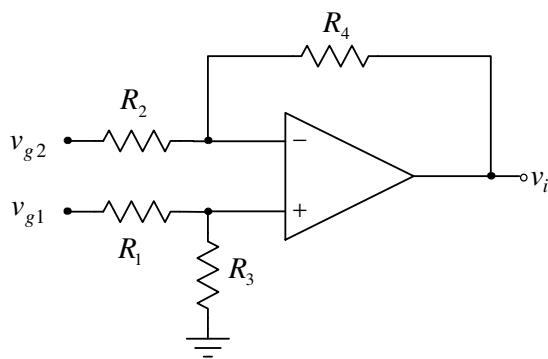
- a)** povećan
- b)** smanjen
- c)** nepromenjen
- d)** anuliran

Ako je otpornik  $R_A$  u grani povratne sprege prvog ulaznog pojačavača u instrumentacionom pojačavaču manji od otpornika  $R_B$  u grani povratne sprege drugog ulaznog pojačavača u instrumentacionom pojačavaču, tada je faktor potiskivanja signala srednje vrednosti:

- a)** povećan
- b)** smanjen
- c)** nepromenjen
- d)** anuliran

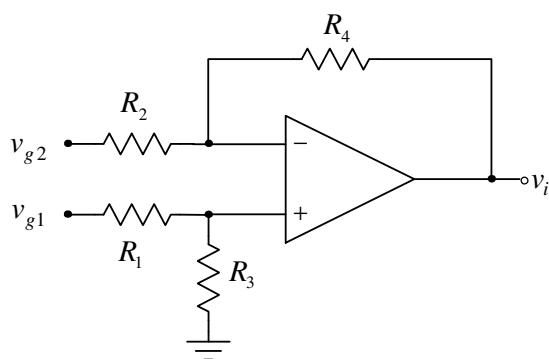
Ako su otpornici  $R_1$  i  $R_2$  iste otpornosti priključeni na ulazima diferencijalnog pojačavača, a otpornik  $R_4$  u grani povratne sprege diferencijalnog pojačavača je veće otpornosti od otpornika  $R_3$  vezanog između neinvertujućeg priključka operacionog pojačavača i mase u diferencijalnom pojačavaču, tada je faktor potiskivanja signala srednje vrednosti:

- a)** povećan
- b)** smanjen
- c)** nepromenjen
- d)** anuliran



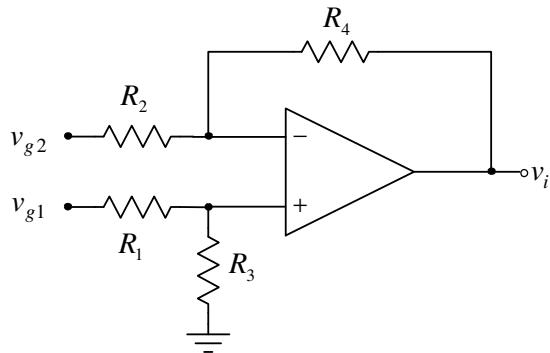
Ako su otpornici  $R_1$  i  $R_2$  iste otpornosti priključeni na ulazima diferencijalnog pojačavača, a otpornik  $R_4$  u grani povratne sprege diferencijalnog pojačavača je manje otpornosti od otpornika  $R_3$  vezanog između neinvertujućeg priključka operacionog pojačavača i mase u diferencijalnom pojačavaču, tada je faktor potiskivanja signala srednje vrednosti:

- a)** povećan
- b)** smanjen
- c)** nepromenjen
- d)** anuliran



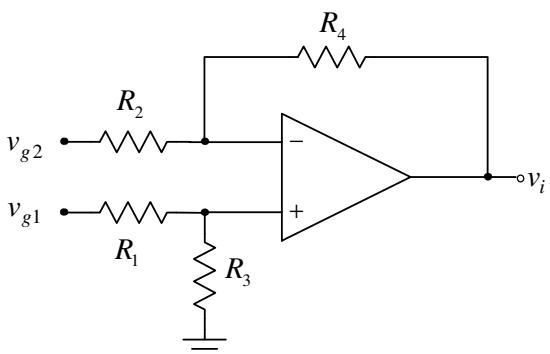
Ako je otpornik  $R_1$  veće otpornosti od otpornika  $R_2$ , pri čemu su oba otpornika priključeni na ulazima diferencijalnog pojačavača, a otpornik  $R_4$  u grani povratne sprege diferencijalnog pojačavača je iste otpornosti kao otpornik  $R_3$  vezan između neinvertujućeg priključka operacionog pojačavača i mase u diferencijalnom pojačavaču, tada je faktor potiskivanja signala srednje vrednosti:

- a)** povećan
- b)** smanjen
- c)** nepromenjen
- d)** anuliran



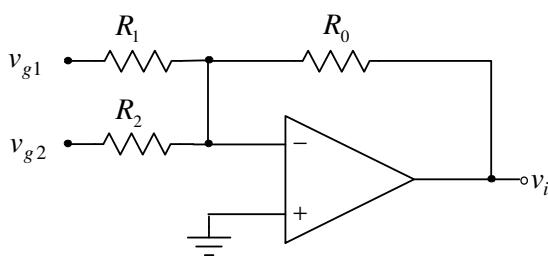
Ako je otpornik  $R_1$  manje otpornosti od otpornika  $R_2$ , pri čemu su oba otpornika priključeni na ulazima diferencijalnog pojačavača, a otpornik  $R_4$  u grani povratne sprege diferencijalnog pojačavača je iste otpornosti kao otpornik  $R_3$  vezan između neinvertujućeg priključka operacionog pojačavača i mase u diferencijalnom pojačavaču, tada je faktor potiskivanja signala srednje vrednosti:

- a)** povećan
- b)** smanjen
- c)** nepromenjen
- d)** anuliran



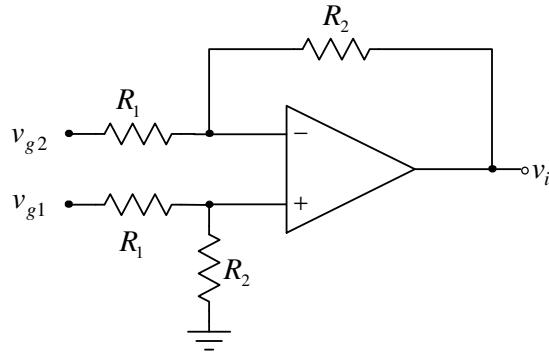
Šta je potrebno modifikovati da bi se sabirač napajao sa jednom baterijom za napajanje:

- a)** ništa
- b)** povezati polovinu napona napajanja preko dodatnog otpornika  $R_1$  na izlaz pojačavača
- c)** povezati polovinu napona napajanja na neinvertujući ulaz pojačavača
- d)** povezati polovinu napona napajanja na invertujući ulaz pojačavača



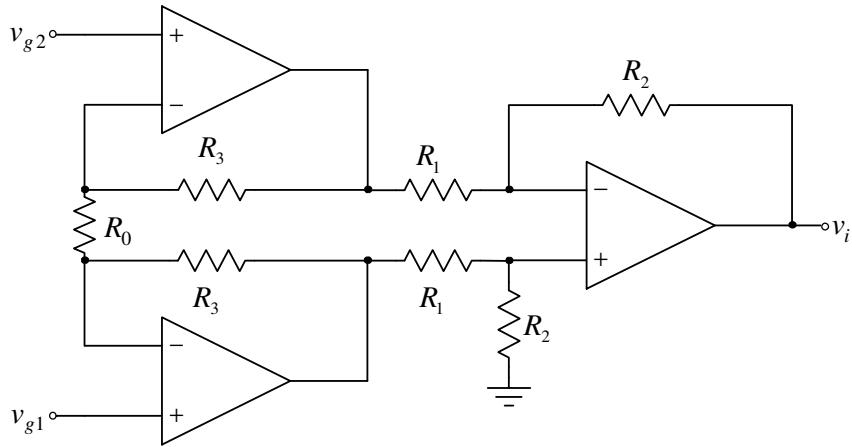
Šta je potrebno modifikovati da bi se diferencijalni pojačavač napajao sa jednom baterijom za napajanje:

- a) ništa
- b) povezati drugi kraj otpornika  $R_2$  na polovinu napona napajanja umesto na masu
- c) povezati polovinu napona napajanja preko dodatnog otpornika  $R_1$  na izlaz pojačavača
- d) povezati polovinu napona napajanja preko dodatnih otpornika  $R_1$  na ulaze pojačavača



Šta je potrebno modifikovati da bi se instrumentacioni pojačavač napajao sa jednom baterijom za napajanje:

- a) ništa
- b) povezati polovinu napona napajanja preko dodatnog otpornika  $R_1$  na izlaz pojačavača
- c) povezati polovinu napona napajanja preko dodatnih otpornika  $R_1$  na izlaz ulaznih pojačavača
- d) povezati drugi kraj otpornika  $R_2$  na polovinu napona napajanja umesto na masu



Ako je anoda jedine diode u usmeraću sa operacionim pojačavačem povezana na izlaz operacionog pojačavača, za pozitivan napon na ulazu je napon na izlazu usmeraća:

- a) negativan
- b) nula
- c) pozitivan
- d) naizmeničan

Ako je anoda jedine diode u usmeraču sa operacionim pojačavačem povezana na izlaz operacionog pojačavača, za nulti napon na ulazu je napon na izlazu usmarača:

- a)** negativan
- b)** nula
- c)** pozitivan
- d)** naizmeničan

Ako je anoda jedine diode u usmaraču sa operacionim pojačavačem povezana na izlaz operacionog pojačavača, za negativan napon na ulazu je napon na izlazu usmarača:

- a)** negativan
- b)** nula
- c)** pozitivan
- d)** naizmeničan

Ako je katoda jedine diode u usmaraču sa operacionim pojačavačem povezana na izlaz operacionog pojačavača, za pozitivan napon na ulazu je napon na izlazu usmarača:

- a)** negativan
- b)** nula
- c)** pozitivan
- d)** naizmeničan

Ako je katoda jedine diode u usmaraču sa operacionim pojačavačem povezana na izlaz operacionog pojačavača, za nulti napon na ulazu je napon na izlazu usmarača:

- a)** negativan
- b)** nula
- c)** pozitivan
- d)** naizmeničan

Ako je katoda jedine diode u usmaraču sa operacionim pojačavačem povezana na izlaz operacionog pojačavača, za negativan napon na ulazu je napon na izlazu usmarača:

- a)** negativan
- b)** nula
- c)** pozitivan
- d)** naizmeničan

Ako je anoda jedne od dve diode u usmaraču sa operacionim pojačavačem povezana na invertujući ulaz operacionog pojačavača, za pozitivan napon na ulazu je napon na izlazu usmarača:

- a)** negativan
- b)** nula
- c)** pozitivan
- d)** naizmeničan

Ako je anoda jedne od dve diode u usmaraču sa operacionim pojačavačem povezana na invertujući ulaz operacionog pojačavača, za nulti napon na ulazu je napon na izlazu usmarača:

- a)** negativan
- b)** nula
- c)** pozitivan
- d)** naizmeničan

Ako je anoda jedne od dve diode u usmeraču sa operacionim pojačavačem povezana na invertujući ulaz operacionog pojačavača, za negativan napon na ulazu je napon na izlazu usmarača:

- a) negativan
- b) nula
- c) pozitivan
- d) naizmeničan

Ako je katoda jedne od dve diode u usmaraču sa operacionim pojačavačem povezana na invertujući ulaz operacionog pojačavača, za pozitivan napon na ulazu je napon na izlazu usmarača:

- a) negativan
- b) nula
- c) pozitivan
- d) naizmeničan

Ako je katoda jedne od dve diode u usmaraču sa operacionim pojačavačem povezana na invertujući ulaz operacionog pojačavača, za nulti napon na ulazu je napon na izlazu usmarača:

- a) negativan
- b) nula
- c) pozitivan
- d) naizmeničan

Ako je katoda jedne od dve diode u usmaraču sa operacionim pojačavačem povezana na invertujući ulaz operacionog pojačavača, za negativan napon na ulazu je napon na izlazu usmarača:

- a) negativan
- b) nula
- c) pozitivan
- d) naizmeničan

Ako se poveća otpornik u usmaraču sa operacionim pojačavačem i jednom diodom, napon na izlazu usmarača se:

- a) poveća
- b) ne menja
- c) smanji
- d) anulira

Ako se smanji otpornik u usmaraču sa operacionim pojačavačem i jednom diodom, napon na izlazu usmarača se:

- a) poveća
- b) ne menja
- c) smanji
- d) anulira

Ako se poveća ulazni otpornik u usmaraču sa operacionim pojačavačem i dve diode, amplituda nenultog napona na izlazu usmarača se:

- a) poveća
- b) ne menja
- c) smanji
- d) anulira

Ako se smanji ulazni otpornik u usmeraću sa operacionim pojačavačem i dve diode, amplituda nenultog napona na izlazu usmeraća se:

- a) poveća
- b) ne menja
- c) smanji
- d) anulira

Ako se poveća otpornik u grani povratne sprege usmeraća sa operacionim pojačavačem i dve diode, amplituda nenultog napona na izlazu usmeraća se:

- a) poveća
- b) ne menja
- c) smanji
- d) anulira

Ako se smanji otpornik u grani povratne sprege usmeraća sa operacionim pojačavačem i dve diode, amplituda nenultog napona na izlazu usmeraća se:

- a) poveća
- b) ne menja
- c) smanji
- d) anulira

Koja kombinacija tipova tranzistora omogućava direktno kaskadiranje dvostepenih pojačavača?

- a) npn i npn
- b) pnp i pnp
- c) npn i NMOS
- d) npn i pnp

Koja kombinacija tipova tranzistora omogućava direktno kaskadiranje dvostepenih pojačavača?

- a) NMOS i NMOS
- b) PMOS i NMOS
- c) NMOS i npn
- d) PMOS i PMOS

Koja kombinacija tipova tranzistora omogućava direktno kaskadiranje dvostepenih pojačavača?

- a) pnp i npn
- b) NMOS i NMOS
- c) NMOS i npn
- d) pnp i PMOS

Koja kombinacija tipova tranzistora omogućava direktno kaskadiranje dvostepenih pojačavača?

- a) NMOS i NMOS
- b) PMOS i PMOS
- c) NMOS i PMOS
- d) PMOS i pnp

U toku postupka određivanja kružnog pojačanja se:

- a) ukidaju svi nezavisni i zavisni generatori
- b) ukidaju samo nezavisni generatori
- c) ukidaju samo zavisni generatori
- d) ne ukidaju ni nezavisni ni zavisni generatori

U toku postupka određivanja ulazne impedanse "bez reakcije" se:

- a) ukidaju svi nezavisni i zavisni generatori
- b) ukidaju samo nezavisni generatori
- c) ukidaju samo zavisni generatori
- d) ne ukidaju ni nezavisni ni zavisni generatori

U toku postupka određivanja izlazne impedanse "bez reakcije" se:

- a) ne ukidaju ni nezavisni ni zavisni generatori
- b) ukidaju samo nezavisni generatori
- c) ukidaju svi nezavisni i zavisni generatori
- d) ukidaju samo zavisni generatori

U toku postupka određivanja pojačanja "bez reakcije" se:

- a) ne ukidaju ni nezavisni ni zavisni generatori
- b) ukidaju samo zavisni generatori
- c) ukidaju svi nezavisni i zavisni generatori
- d) ukidaju samo nezavisni generatori

Šta se određuje Blackmann-ovom formulom?

- a) pojačanje sa reakcijom
- b) pojačanje "bez reakcije"
- c) impedansa sa reakcijom
- d) impedansa "bez reakcije"

Šta se određuje asimptotskom formulom?

- a) pojačanje sa reakcijom
- b) pojačanje "bez reakcije"
- c) impedansa sa reakcijom
- d) impedansa "bez reakcije"

Koje je najefikasnije sredstvo za smanjenje izobličenja pojačavača?

- a) bipolarni tranzistori na izlazu
- b) MOSFET-ovi na izlazu
- c) negativna povratna sprega
- d) pozitivna povratna sprega

Koje je najneefikasnije sredstvo za smanjenje izobličenja pojačavača?

- a) bipolarni tranzistori na izlazu
- b) MOSFET-ovi na izlazu
- c) negativna povratna sprega
- d) pozitivna povratna sprega