

013M041DVS - 2017.

Teme za seminarske radove

1. Razvoj poluprovodničkih tehnologija u budućnosti
(http://www.itrs.net/Links/2013ITRS/2013TableSummaries/2013ORTC_SummaryTable.pdf)
Luka Odabašić 3019/16
Aleksa Damljanović 3064/16
2. *FinFET* tehnologija
(<http://www.eecs.berkeley.edu/~hu/FinFET-and-other-New-Transistor-Tech-Hu.pdf>)
Petar Kajganić 3018/2017
Nikola Petrović 3040/2017
3. FD SOI tehnologija
(<http://www.soiconsortium.org/about-soi/white-papers.php>)
Rados Vreljakovic 2016/3029
Svetislav Ciric 2015/3298
4. 3D "Tri-Gate" tehnologija (<http://www.intel.com/content/www/us/en/silicon-innovations/intel-22nm-technology.html?wapkw=3d+tri-gate>)
Јанко Челиковић 16/3181,
Никола Ивић 16/3005
5. Skaliranje memorijskih IK u budućnosti
(http://www.itrs.net/Links/2013ITRS/2013Chapters/2013PIDS_Summary.pdf)
6. *More Than Moore* (<http://www.itrs.net/Links/2010ITRS/IRC-ITRS-MtM-v2%203.pdf>)
3259/16 Dusan Ristic
3266/16 Ana Danilović
7. Dalji razvoj SiP
(http://www.itrs.net/Links/2007ITRS/LinkedFiles/AP/AP_Paper.pdf)
8. DFM projektovanje IK (*Design for Manufacturing*)
<http://www.eda.org/edps/edp03/submissions/PaulDeDoodPaperFinal.pdf>)
9. Planiranje *floorplan-a*
Mladen Adamović 2016/3326
Bogdana Stambolović 2016/3187
10. Projektovanje ASIC sistema Cadence alatima
Predrag Bratic
Jelena Vujic
11. Booth-ovo kodovanje: algoritmi i implementacija
Katarina Aleksic
Vladimir Polovina

12. Implementacija sabirača u savremenim IC
Dejan Petković, 3182/2016
Predrag Kuzmanović, 3209/2016
13. Asinhroni dizajn digitalnih IK
14. Menadžment potrošnje tokom projektovanja SoC
(http://www.researchgate.net/publication/238521422_Power_management_in_SoC_using_CPF)
Marko Kostić 3069 / 2016
Milica Stojiljković 3061 / 2016
15. Tehnike projektovanja IK male potrosnje
Natasa Stojkovic 3309/2016
Aleksandra Skrbic 3298/2016
16. *UVM* verifikacija
Aleksandar Ivanković 3306/2016 i
Marko Tajdić 3230/2016
17. IP vs. sistemska verifikacija
18. Poređenje jezika za verifikaciju
19. Tehnika IDDQ testiranja CMOS integrisanih kola

Jednu temu obrađuje jedan par. Naslovi su radni i u dogovoru sa predmetnim nastavnikom se mogu izmeniti, a mogu se predložiti nove teme koje su vezane za gradivo. Studenti treba da koriste bar 3 pouzdana izvora literature. Za neke teme su navedeni linkovi koji se mogu koristiti kao jedna referenca.

Seminarski radovi nisu obavezni (što znači da student odustaje od 20 poena u ukupnoj oceni).

Obim seminarskog rada: 4-6 strana

Tekst pisati na srpskom, ali se pojedini termini mogu ostaviti u originalu

Format: pogledati format radova za konferenciju TELFOR, ne mora strogo da se primeni

Rok za završetak: bar jedan dan pre termina ispita u ispitnom roku u kome studenti žele da im se upiše ocena (izuzetno, u januarskom roku 2017. god se seminarski može poslati do poslednjeg dana ispitnog roka). Poslati rad e-mailom predmetnom profesoru. Nakon toga će studentima biti zakazan termin u kome će usmeno da brane svoj rad.

Izbor teme za seminarski rad: poslati e-mailom predmetnom profesoru predlog za 3 teme sa spiska prema željenom prioritetu i imena studenata koji bi radili u paru. Teme će biti dodeljene redom kako se studenti budu javljali, a povremeno će na sajtu biti ažuriran spisak preostalih tema.