

Dozvoljeno je korišćenje samo pribora za pisanje i neprogramabilnog kalkulatora. Nije dozvoljeno napuštanje ispita tokom prvog sata. Nije dozvoljeno iznošenje zadatka do kraja ispita. Svaki zadatak početi na novoj strani. Napraviti razmak između tačaka i jasno označiti svaku tačku zadatka. Na naslovnoj strani vežbanke upisati odsek i šta student polaze. Za zadatak koji nije rađen u odgovarajući kvadratič na naslovnoj strani upisati X. Integralni ispit: zadaci 1-8, 180 minuta. Završni ispit: zadaci 4-8, 120 minuta. Za prolaz na integralnom ispit u potreban 51 poen uz uslov da se na zadacima označenim sa \* dobije više od 10 poena. Završni ispit se smatra položenim ako student ima ukupno sa položenim kolokvijumom 51 i više poena i ako na pitanjima na završnom ispitima ima više od 6 poena.

- 1.\* a) (5p) Opisati mehanizam provođenja struje difuzijom. Ilustrovati navedeni mehanizam odgovarajućim crtežom i izvršiti njegovu analizu. Napisati izraze za gustine struja koje nastaju difuzijom ako u difuziji učestvuju i elektroni i šupljine. Navesti značenje svih veličina u ovim izrazima.  
 b) (1p) Navesti mehanizme koji su dominantni u provođenju struje u blizini PN spoja i dalje od PN spoja, ako je PN spoj direktno polarisan.

- 2.\* (6 poena) a) (3p) Nacrtati šemu mernog kola za snimanje ulazne statičke strujno-naponske karakteristike NPN tranzistora i grafički predstaviti ovu karakteristiku.  
 b) (3p) Izvesti izraz za ulaznu otpornost za male signale bipolarnog tranzistora.

3. (14 poena) Odrediti i grafički predstaviti zavisnosti  $v_I=f(v_U)$  i  $i_I=f(v_U)$  za diodno kolo sa slike 3. Poznato je  $V_D=0.7$  V,  $R=1$  k $\Omega$ . Ulazni napon  $v_U$  se kreće u opsegu od -5V do 5V.

4. (14 poena) Na slici 4 prikazan je pojačavač u konfiguraciji sa zajedničkim gejtom. Poznato je:  $V_{DD}=12$  V,  $R_{G1}=80$  k $\Omega$ ,  $R_{G2}=160$  k $\Omega$ ,  $R_D=2$  k $\Omega$ ,  $R_S=500$   $\Omega$ ,  $R_F=100$  k $\Omega$ ,  $k_n=2$  mA/V $^2$ ,  $V_t=2$  V,  $C_G=C_F=\infty$ .

- a) Izračunati struju drejna tranzistora u kolu sa slike.  
 b) Nacrtati ekvivalentno kolo pojačavača sa slike 4 za male signale, izvesti izraze za naponsko pojačanje i ulaznu otpornost i izračunati vrednosti ovih parametara pojačavača.

- 5.\* (10 poena) Nacrtati električnu šemu neinvertujućeg pojačavača sa operacionim pojačavačem. Izvesti izraze za pojačanje, ulaznu i izlaznu otpornost ovog pojačavača ako upotrebljeni operacioni pojačavač ima konačno pojačanje  $A$  dok su mu ostale karakteristike idealne.

- 6.\* (10 poena) a) (4p) Skicirati funkciju prenosa realnog logičkog invertora. Na crtežima obeležiti karakteristične veličine. Napisati izraze za margine šuma.  
 b) (4p) Nacrtati šemu NMOS logičkog invertora sa otpornim opterećenjem. Skicirati karakteristiku prenosa i označiti oblasti i režime rada tranzistora.  
 c) (2p) Nacrtati električnu šemu dvoulaznog CMOS NILI kola.

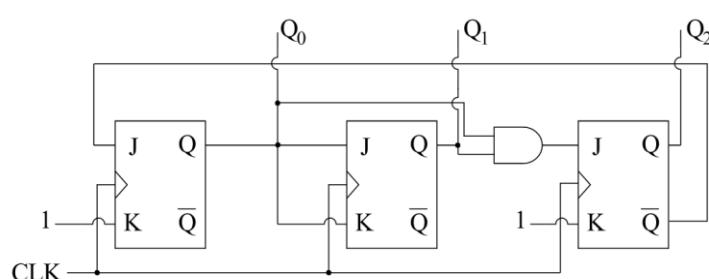
## 7. (20 poena)

- a) (15 poena) Odrediti i grafički predstaviti napon na izlazu kola sa slike 7 u funkciji napona na ulazu.

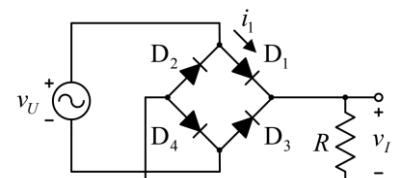
- b) (5 poena) Nacrtati jednu periodu napona na izlazu kola ako je napon na ulazu oblika  $v_U = 6V \cdot \sin(\omega t)$ .

Operacioni pojačavač je idealan, pozitivno napajanje operacionog pojačavača je 10V, dok je negativno napajanje -5V. Poznato je:  $R_1=R_2=2k\Omega$ ,  $R_3=R_4=2R_1$ ,  $V_D=0V$ ,  $V_Z=4V$ .

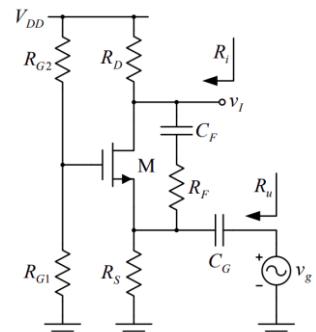
8. (20 poena) Pomoću vremenskog dijagrama predstaviti rad brojača sa slike 8 i odrediti moduo brojanja. Početno stanje brojača je  $Q_2 Q_1 Q_0 = 000$ .



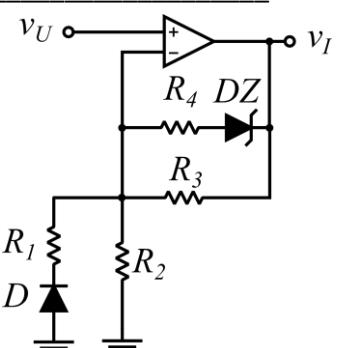
Slika 8.



Slika 3.



Slika 4.



Slika 7.